



PLAN DE ESTUDIOS (PE): Maestría en Ciencias de la Electrónica, Opción en

Automatización

AREA: Posgrado

ASIGNATURA: Dispositivos Programables

CÓDIGO: MCEA-21502

CRÉDITOS: 7

FECHA: 18 de septiembre de 2019





DATOS GENERALES

Nivel Educativo:	Maestría
Nombre del Plan de Estudios:	Maestría en Ciencias de la Electrónica, Opción en Automatización
Modalidad Académica:	Presencial
Nombre de la Asignatura:	Dispositivos programables de mando y control
Ubicación:	1FCE6/204
Correlación:	
Asignaturas Precedentes:	Ninguna
Asignaturas Consecuentes:	Ninguna
Conocimientos, habilidades, actitudes y valores previos:	Conocimientos: • Conocimientos en el área de Ciencias Exactas (Matemáticas y Física). • Conocimientos en el área de electrónica analógica y digital, teoría básica de control. Habilidades: • Auto-aprendizaje. • Capacidad de análisis. • Capacidad de síntesis. • Plantear y resolver problemas. Actitudes: • Disposición para trabajo en equipo. • Participación activa. • Interés por el conocimiento y la investigación. • Apertura al cambio y al diálogo. • Compromiso. • Colaboración. Valores: • Respeto. • Tolerancia. • Honestidad. • Responsabilidad.





2. CARGA HORARIA DEL ESTUDIANTE (Ver matriz 1)

Concepto	Horas por periodo		Total de horas por periodo	Número de créditos
	Teoría	Práctica		
Horas teoría y práctica (16 horas = 1 crédito)	50	40	90	7
Total	50	40	90	7





3. REVISIONES Y ACTUALIZACIONES

Autores:	<i>Maria Aurora Diozcora Vargas Treviño, Sergio Vergara Limon</i>
Fecha de diseño:	<i>9 de marzo de 2018</i>
Fecha de la última actualización:	<i>18 de septiembre del 2019</i>
Fecha de aprobación por parte del Comité Académico:	<i>18 de septiembre del 2019</i>
Fecha de aprobación por parte de la Academia del Programa:	<i>18 de septiembre del 2019</i>
Fecha de aprobación por parte del Secretario Académico:	
Fecha de aprobación por parte del CUA:	
Revisores:	<i>Dra. María Aurora Diozcora Vargas Treviño, Dra. Amparo Dora Palomino Merino, Dra. Olga Guadalupe Félix Beltrán, Dr. José Eligio Moisés Gutiérrez Arias, Dr. Carlos Leopoldo Pando Lambruschini.</i>
Sinopsis de la revisión y/o actualización:	<i>Se actualizó formato del programa de plan de estudios, horas total curso y criterios de evaluación.</i>

4. PERFIL DESEABLE DEL PROFESOR (A) PARA IMPARTIR LA ASIGNATURA:

Disciplina profesional:	<i>Instrumentación electrónica, diseño de sistemas embebidos</i>
Nivel académico:	<i>Doctorado en Ciencias</i>
Experiencia docente:	<i>Mínima de 3 años</i>
Experiencia profesional:	<i>Mínima de 3 años</i>

5. OBJETIVOS:

5.1

General: Que el alumno aprenda a programar los dispositivos lógicos programables o FPGAs, de la mas alta densidad, su estructura interna y desarrollé sus habilidades para resolver problemas con estos dispositivos, además aprenderá a diseñar tarjetas de circuito impreso multi-capas para montar este tipo de dispositivos.

5.2 Específicos:

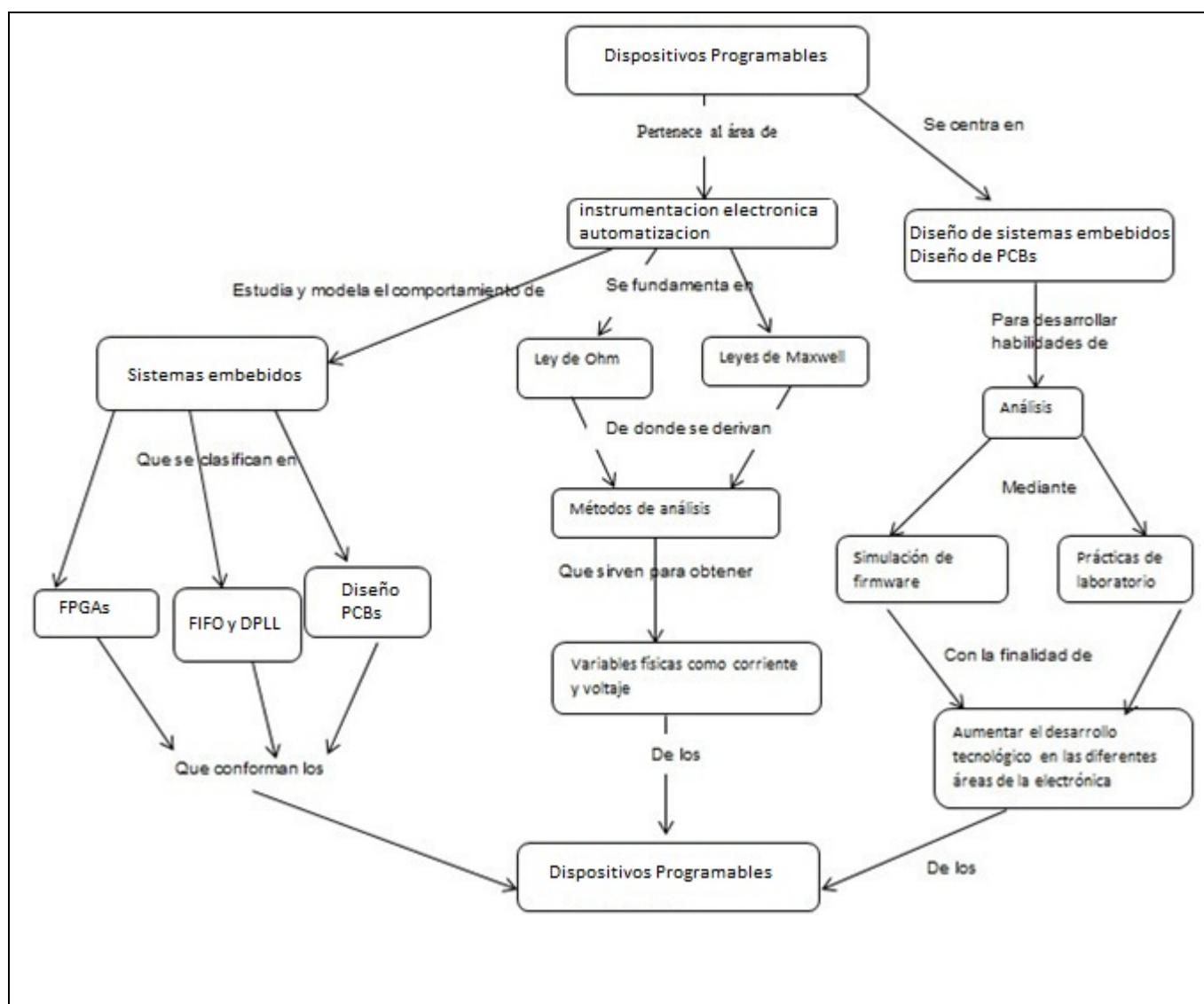
- Aprender el funcionamiento de los FPGAs de la más alta densidad, su arquitectura y la manera de programarlos
- El estudiante aprenderá el funcionamiento de una FIFO y la teoría de un DPLL.



- El estudiante aprenderá a instrumentar una FIFO en un FPGA
- El estudiante aprenderá a utilizar el software ALTIUM Designer para diseñar circuitos impresos

Nota: Cada objetivo deberá ser congruente con los contenidos de las unidades del programa de asignatura. (Deberán coincidir con los mencionados en el punto 7)

6. REPRESENTACIÓN GRÁFICA DE LA ASIGNATURA:





7. CONTENIDO

Unidad	Objetivo Específico	Contenido Temático/Actividades de aprendizaje	Bibliografía	
			Básica	Complementaria
1 Aplicaciones con campos de compuertas lógicas programables	Aprender el funcionamiento de los FPGAs de la más alta densidad, su arquitectura y la manera de programarlos	1.1 Introducción 1.2 Arquitectura y funcionamiento 1.3 Familias 1.4 QuartusII V. 13.0 1.5 Ejemplos con Quartus II V.13.0	Manual de Quartus II version:13.0, www.altera.com , 2014	Manual de Quartus II version:13.0, www.altera.com , 2014
2 Implementación de memorias FIFO y DPLL	El estudiante aprenderá el funcionamiento de una FIFO y la teoría de un DPLL.	2.1 Introducción 2.2 Funcionamiento 2.3 Implementación en el FPGA 2.4 Ejemplos 2.5 Aplicaciones	Manual de Quartus II version:13.0, www.altera.com , 2014	Manual de Quartus II version:13.0, www.altera.com , 2014
3 Practicas	El estudiante aprenderá a instrumentar una FIFO en un FPGA	3.1 Generador de protocolo 3.2 Llenado de FIFO 3.3 Retrazador de señal 3.4 Proyecto final	Manual de Quartus II version:13.0, www.altera.com , 2014	Manual de Quartus II version:13.0, www.altera.com , 2014
4 Diseño de circuitos impresos	El estudiante aprenderá a utilizar el software ALTIUM Designer para	4.1 Introducción 4.2 Altium Designer 4.3 Generación de un diagrama electrónico 4.4 Generacion de una tarjeta de circuito	Notas del curso, Maria Aurora Diozcora Vargas Trevño, 2016	Notas del curso, Maria Aurora Diozcora Vargas Trevño, 2016





Unidad	Objetivo Específico	Contenido Temático/Actividades de aprendizaje	Bibliografía	
			Básica	Complementaria
	diseñar circuitos impresos	impreso (PCB) 4.5 Proyecto final		

Nota: La bibliografía deberá ser amplia, actualizada (no mayor a cinco años) con ligas, portales y páginas de Internet, se recomienda utilizar el modelo editorial que manejen en su unidad académica (APA, MLA, Chicago, etc.) para referir la [bibliografía](#)

8. CONTRIBUCIÓN DEL PROGRAMA DE ASIGNATURA AL PERFIL DE EGRESO

Asignatura	Perfil de egreso (anotar en las siguientes tres columnas, cómo contribuye la asignatura al perfil de egreso)		
	Conocimientos	Habilidades	Actitudes y valores
Dispositivos programables I	Que el alumno aprenda a programar los dispositivos lógicos programables o FPGAs, de la más alta densidad, su estructura interna y desarrolló sus habilidades para resolver problemas con estos dispositivos, además aprenderá a diseñar tarjetas de circuito impreso multi-capa para montar este tipo de dispositivos.	- Comunicación asertiva. - Comprensión de textos. - Pensamiento formal. - Plantear y resolver problemas. - Apropiarse de diferentes métodos y técnicas para plantear, estructurar y modelar procesos o sistemas, para simularlos o emularlos. - Desarrollar y aplicar técnicas, métodos y procesos pertinentes para el análisis de problemas y síntesis de soluciones, mediante tecnologías en el área del diseño con FPGAs de la más alta densidad y la instrumentación de FIFO, así como el diseño de tarjetas de circuito impreso y sus aplicaciones en el área de la automatización.	- Mantener un alto sentido de responsabilidad por la función y las actividades que le sean asignadas. - Iniciativa, constancia y perseverancia ante las tareas asignadas. - Disposición para colaborar en equipos de trabajo. - Compromiso social, tolerancia, solidaridad y respeto en la convivencia cotidiana. - Empatía y apertura al diálogo.





9. Describa cómo el eje o los ejes transversales contribuyen al desarrollo de la asignatura (ver síntesis del plan de estudios en descripción de la estructura curricular en el apartado: ejes transversales)

Eje (s) transversales	Contribución con la asignatura
Formación Humana y Social	El alumno debe discutir y llegar a acuerdos de forma democrática y crítica para dar soluciones a problemas presentados en la asignatura los cuales generalmente tiene diferentes maneras de resolverse.
Desarrollo de Habilidades en el uso de las Tecnologías de la Información y la Comunicación	Uso de internet para la búsqueda de información pertinente a la asignatura en bibliotecas virtuales.
Desarrollo de Habilidades del Pensamiento Complejo	A partir de lo aprendido en clase, el alumno es capaz de diseñar y construir por sí mismo o en grupo tareas específicas con FPGAS de la más alta densidad así como el diseño de tarjetas de circuito impreso.
Lengua Extranjera	Lectura de bibliografía en inglés.
Innovación y Talento Universitario	El alumno puede diseñar un controlador difuso que se ajuste a las necesidades de algún proyecto de trabajo más amplio que pueda responder a las necesidades del entorno.
Educación para la Investigación	El estudiante llevará a cabo trabajos de investigación en laboratorio donde podrá constatar de manera experimental los resultados obtenidos teóricamente.





10. ORIENTACIÓN DIDÁCTICO-PEDAGÓGICA. *(Enunciada de manera general para aplicarse durante todo el curso)*

Estrategias y Técnicas de aprendizaje-enseñanza	Recursos didácticos
Estrategias de aprendizaje: • Lecturas • Reflexiones • Investigaciones • Simulaciones en computadora • Experimentaciones en laboratorio Estrategias de enseñanza: • Aprendizaje colaborativo. • Aprendizaje basado en problemas. • Solución de Problemas. Ambientes de aprendizaje: • Aula, • Laboratorio, • Centro de cómputo. Actividades y experiencias de aprendizaje: • Taller de solución de ejercicios. • Visita a laboratorios avanzados. Técnicas • Exposición. • Prácticas en Laboratorios. • Técnicas Grupales. • Estudio de casos. • Lluvia de ideas.	• Cañón de Video. • Proyector de acetatos. • Plumón y pizarrón. • Computadora. • Programas de Cómputo. • Biblioteca. • Simuladores de diseño. • Materiales de laboratorio: ○ Analizador lógico ○ Tarjeta de adquisición basado en un CycloneII y CycloneIII de ALTERA ○ Fuentes de alimentación ○ Multímetro. ○ Osciloscopio ○ Tarjetas de adquisición USB





11. CRITERIOS DE EVALUACIÓN *(de los siguientes criterios propuestos elegir o agregar los que considere pertinentes utilizar para evaluar la asignatura y eliminar aquellos que no utilice, el total será el 100%)*

Criterios	Porcentaje
▪ Exámenes	40%
▪ Prácticas de laboratorio	30%
▪ Proyecto final	30%
▪ Total	100%

Nota: Los porcentajes de los rubros mencionados serán establecidos por la academia, de acuerdo a los objetivos de cada asignatura.

12. REQUISITOS DE ACREDITACIÓN *(Reglamento de procedimientos de requisitos para la admisión, permanencia y egreso de los alumnos de la BUAP)*

Estar inscrito como alumno en la Unidad Académica en la BUAP
Asistir como mínimo al 80% de las sesiones
La calificación mínima para considerar un curso acreditado será de 7
Cumplir con las actividades académicas y cargas de estudio asignadas que señale el PE

13. Anexar (copia del acta de la Academia y de la CDESCUA con el Vo. Bo. del Secretario Académico)



**BENEMÉRITA UNIVERSIDAD AUTÓNOMA DE PUEBLA
FACULTAD DE CIENCIAS DE LA ELECTRÓNICA
MAESTRÍA EN CIENCIAS DE LA ELECTRÓNICA,
OPCIÓN EN AUTOMATIZACIÓN
MINUTA DE REUNIÓN
COMITÉ ACADÉMICO
REUNIÓN EXTRAORDINARIA**

Folio: CS-72a

Siendo las 11:30 horas del día 18 DE SEPTIEMBRE DE 2019 nos hacemos presentes:

Dra. María Aurora Diozcora Vargas Treviño, Profesora Investigadora
Dr. José Eligio Moisés Gutiérrez Arias, Profesor Investigador
Dra. Amparo Dora Palomino Merino, Profesora Investigadora
Dr. Carlos Leopoldo Pando Lambruschini, Profesor Investigador
Dr. Gerardo Mino Aguilar, Secretario de Investigación
Dra. Olga Guadalupe Félix Beltrán, Coordinador Maestría en Ciencias de la Electrónica, Opción en Automatización (MCEA)

en la Sala de Juntas de Posgrado, 1FCE6/201, Puebla, Pue., con el siguiente orden del día:

1. Pase de lista.
2. Programas de materia de las asignaturas optativas de la MCEA.
3. Asuntos generales.

Relatoría de la Reunión:

1) PASE DE LISTA. Asistieron los miembros del Comité Académico Dra. María Aurora Diozcora Vargas Treviño, Profesora Investigadora, Dr. José Eligio Moisés Gutiérrez Arias, Profesor Investigador, Dra. Amparo Dora Palomino Merino, Profesora Investigadora, Dr. Carlos Leopoldo Pando Lambruschini, Profesor Investigador, Dra. Olga Guadalupe Félix Beltrán, Coordinadora Maestría en Ciencias de la Electrónica, Opción en Automatización.

1. PROGRAMAS DE MATERIA DE LAS ASIGNATURAS OPTATIVAS DE LA MCEA. La Coordinadora MCEA solicita a los miembros del Comité Académico (CA) ratificar la evaluación de los programas de materia de las asignaturas del Plan de Estudios del programa de maestría, los cuales han sido sometidos a revisión, en cuanto a formato, actualización de bibliografía y, en algunos casos, modificación parcial del contenido para su actualización. La Academia del programa de maestría en Reunión Ordinaria con minuta No. de Folio ACADMCEA/1809/2019 ha aprobado la actualización de los mismos.

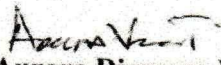
Carlos Pando

El Comité Académico aprueba la actualización de los programas de materia optativas y obligatorias presentados a la fecha.

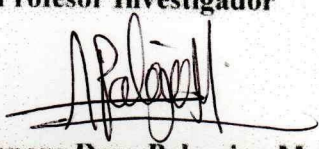
APROBADO: 5 (DIEZ) VOTOS A FAVOR, 0 (CERO) EN CONTRA Y 0 (CERO) ABSTENCIONES.

2) **ASUNTOS GENERALES:** En esta reunión no se trataron asuntos generales.

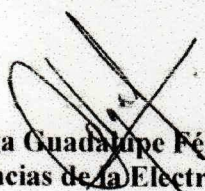
Siendo las 112:00:00 Hrs. nos retiramos y para constancia de estos hechos firmamos la presente.


Dra. María Aurora Diozcora Vargas Treviño
Profesora Investigadora


Dr. José Eligio Moisés Gutiérrez Arias
Profesor Investigador


Dra. Amparo Dora Palomino Merino
Profesora Investigadora


Dr. Carlos Leopoldo Pando Lambruschini
Profesor Investigador


Dra. Olga Guadalupe Félix Beltrán
Coordinadora Maestría en Ciencias de la Electrónica, Opción en Automatización